

Ευρετήριο όρων

A

	Μάθημα	Σελίδα
Absolute Address Space	9.1	223
Absolute Path	10.1	243
Access Rights	10.1	243
Access Time	4.1	89
.....	6.3	165
Accumulator	3.1	45
Active Matrix	5.3	127
Acyclic Graph	7.3	187
Adaptive Differential Pulse Code Modulation	2.4	35
Address	3.1	45
Address Lines	4.1	89
Address Map	4.3	99
Address Part	3.2	51
Address Space	4.1	89
Aging	8.2	209
Amplitude Modulation	5.6	143
AND	3.1	45
Anticipatory Paging	9.2	231
Application Program	7.1	175
Applications Software	1.1	3
Arithmetic Logical Unit - ALU	3.1	45
Assembler	3.3	63
.....	3.4	71
Assembly Language	3.3	63
Attribute	10.1	243

B

	Μάθημα	Σελίδα
Backbone	5.6	143
Backup	6.1	153
Backup Copy	4.2	95
Backup Units	5.4	133
Basic Input-Output System - BIOS	6.2	161
Batch Processing	7.1	175
Best Fit	9.2	231
Binary Digit - Bit	2.1	13
Binary System	2.1	13
BIOS Settings	6.2	161
Bit Ισοτιμίας	5.4	133
.....	2.2	19
Block	4.1	89
.....	5.4	133
.....	9.1	223
Blocked Process	7.5	195
BNC	5.6	143
Bridge	5.6	143
Brightness	5.3	127

Buffer	3.1	45
Bus	5.1	115
.....	6.1	153
Bus Bandwith	5.1	115
Bus Clock	5.1	115
Bus Communication Protocol	5.1	115

C

	Μάθημα	Σελίδα
Cache Memory	4.2	95
.....	4.4	105
.....	6.3	165
Cache Miss	4.4	105
Cacheline	4.4	105
Capacity	5.4	133
Cathode	5.3	127
Cathode Ray Tube	5.3	127
CD Δεδομένων	5.5	139
CD-Audio	5.5	139
CD-Data	5.5	139
CD-Erasable	5.5	139
CD-Recordable	5.5	139
CD-ROM Drive	6.1	153
CD-RW Rewritable	5.5	139
Cellular Arrays	3.5	77
Central Processing Unit - CPU	3.1	45
.....	7.1	175
Centronics	5.6	143
Character	2.2	19
Character Set	2.2	19
Characters Per Second - Cps	5.2	121
Chip	1.1	3
Chip Select - CS	4.3	99
Cluster	5.4	133
Code Generation	3.4	71
Code Optimization	3.4	71
Command Interpreter	7.1	175
Communication Protocol	5.6	143
Compact Disks	5.5	139
Compiler	3.4	71
Complementary Metal Oxide Semiconductor - CMOS	1.1	3
Complex Instruction Set Computer - CISC	3.5	77
Compression	2.3	31
Compression Algorithm	2.3	31
Computer System	1.1	3
Concurrent Program	7.2	181
Conditional Jump Instruction	3.2	51
Context Switching	7.2	181
Control Memory	3.5	77
Control Part	5.1	115
Control Unit	3.1	45
Cooler Fan	6.2	161
CPU Bound Process	8.1	205
CPU Burst	8.1	205
CPU Scheduler	8.1	205
CPU Scheduling	8.1	205
CPU Utilization	8.2	209
Critical Section	7.4	191

Cycle	3.2	51
Cylinder	5.4	133

D

	Μάθημα	Σελίδα
Daisy Wheel Printer	5.2	121
Data Flow Machines	3.5	77
Data Input/Output - I/O	8.1	205
Data Integrity	7.4	191
Data Lines	4.1	89
Data Part	5.1	115
Data Register - DR	4.3	99
Deadlock	7.4	191
Decimal System	2.1	13
Decoder	3.2	51
Decompression	2.3	31
Demand Paging	9.2	231
Device Driver	7.1	175
Differential Pulse Code Modulation	2.4	35
Digital Versatile Disk	5.5	139
.....	6.1	153
Dimensions	4.3	99
Dip Switch	6.1	153
Direct Access	3.5	77
Directed Edge	7.3	187
Directed Graph	7.3	187
Directory	10.1	243
DMA	5.1	115
Dot	5.2	121
Dot Matrix Printer	5.2	121
Dot Pitch	5.3	127
Downlink	5.6	143
Drum	5.2	121
Dual In-line Memory Module	6.3	165
DVDs	5.5	139
Dynamic Allocation	9.1	223
Dynamic Memory	6.3	165
Dynamic Priority	8.2	209
Dynamic RAM	6.3	165

E

	Μάθημα	Σελίδα
Edge	7.3	187
Emitter Coupled Logic - ECL	1.1	3
Execution Cycle	3.2	51
Execution Phase	3.2	51
Expansion Slot	6.2	161
Exponent	2.2	19
Exponential Representation	2.2	19
Extended-Data-Out	6.3	165
Extraction	2.3	31

F

	Μάθημα	Σελίδα
Fairness	7.4	191
Fetch Cycle	3.2	51
Fetch Phase	3.2	51
Fiber Optic	5.6	143
File	10.1	243
File Control Block - FCB	10.1	243
File Name	10.1	243
File Name Extension	10.1	243
File System	10.1	243
Firmware	3.5	77
First Come First Served - FCFS	8.2	209
First Fit	9.2	231
First-In First-Out - FIFO	4.4	105
.....	9.2	231
Fixed Point Representation	2.2	19
Flat Bus	5.1	115
Flickering	5.3	127
Flip-Flop	1.1	3
Floating Point Representation	2.2	19
Floating Point Unit – FPU	6.1	153
Floppy Disk	5.4	133
Floppy Disk Drive	6.1	153
Frame	2.4	35
.....	4.1	89
.....	9.1	223
Frequency Modulation	5.6	143

G

	Μάθημα	Σελίδα
Gas-Plasma Display	5.3	127
Gate	1.1	3
Graphical User Interface - GUI	7.1	175

H

	Μάθημα	Σελίδα
Hard Disk	5.4	133
.....	6.1	153
Hardware	1.1	3
.....	7.1	175
Hardware Interrupt	5.1	115
Hexadecimal System	2.1	13
High Level Programming Language	3.4	71
Highest Response Ratio First - HRF	8.2	209
Hit Ratio	4.4	105
Horizontal Scanning Frequency	5.3	127

I

	Μάθημα	Σελίδα
I/O Bound Process	8.1	205

I/O Burst	8.1	205
Indirect Access	3.5	77
Infinite Loop	3.3	63
Inkjet Printer	5.2	121
Input Data	3.1	45
Input Instruction	3.2	51
Input/Output Instruction ή I/O Instruction	3.2	51
Input/Output ή I/O Unit	3.1	45
Input-Output Bus	5.1	115
Instruction Code	3.2	51
Instruction Counter	3.1	45
Instruction Register - IR	3.1	45
Integrated Circuit - IC	1.1	3
Interlaced Scanning	5.3	127
Intermediate Language	3.4	71
Internal Fragmentation	9.1	223
Interpreter	3.4	71
Interrupt	5.1	115
.....	7.1	175
Interrupt Number	6.1	153
Interrupt Service Routine	5.1	115
Interrupt Vector	5.1	115

J

	Μάθημα	Σελίδα
Job Scheduler	8.1	205
Jump Instruction	3.2	51
Jumper	6.1	153

K

	Μάθημα	Σελίδα
k-Way Interleaving	4.3	99

L

	Μάθημα	Σελίδα
Large Scale Integration - LSI	1.1	3
Laser Printer	5.2	121
Latency	5.1	115
Layer	7.1	175
Least Recently Used - LRU	4.4	105
.....	9.2	231
Least Significant Bit - LSB	2.1	13
Level 1 Cache - L1	4.4	105
.....	6.3	165
Level 2 Cache - L2	4.4	105
.....	6.3	165
Lexical Analysis	3.4	71
Lightweight Process	7.2	181
Line Printer	5.2	121
Lines Per Second – lps	5.2	121
Liquid Crystal Display	5.3	127
Local Bus	6.1	153
Locality Of Reference	4.2	95

Logical Circuit	1.1	3
Long Instruction Word Computer - LIW	3.5	77
Long Term Scheduler	8.1	205
Lossless Algorithm	2.3	31
Lossy Algorithm	2.3	31

M

	Μάθημα	Σελίδα
Machine Language	3.3	63
Magnetic Disks	5.4	133
Magnetic Tape	5.4	133
.....	6.1	153
Main Memory	4.1	89
.....	6.3	165
Main Memory	9.1	223
Mainframe	1.1	3
Mantissa	2.2	19
Mask	5.3	127
Master Device	6.1	153
.....	6.2	161
Medium Scale Integration – MSI	1.1	3
Memory Access	9.1	223
Memory Address Register - MAR	3.1	45
Memory Data Register - MDR	3.1	45
Memory Hierarchy	4.2	95
Memory Interleaving	4.3	99
Memory Position	3.1	45
Memory Reference Instruction	3.2	51
Memory Unit	3.1	45
Memory-Cpu Bus	5.1	115
Microcomputer	1.1	3
Microinstruction	3.5	77
Microoperation	1.1	3
.....	3.5	77
Microprogram	3.5	77
Microprogrammed Architecture	3.5	77
Microwaves	5.6	143
Mid Term Scheduler	8.1	205
Minicomputer	1.1	3
MIR	3.5	77
Mirroring	5.4	133
Modem	5.6	143
Modulation-Demodulation	5.6	143
Most Significant Bit - MSB	2.1	13
Motherboard	6.2	161
Motion Estimation Algorithm	2.4	35
MPC	3.5	77
Multicomputer	3.5	77
Multiprocessor	3.5	77
Multiprogramming	7.1	175
Mutual Blocking	7.4	191
Mutual Exclusion	7.4	191

N

	Μάθημα	Σελίδα
Non Preemptive Algorithm	8.2	209
Normal Form	2.2	19

O

	Μάθημα	Σελίδα
Octal System	2.1	13
Operating System	7.1	175
OR	3.1	45
Order	2.1	13
Output Data	3.1	45
Output Instruction	3.2	51
Overflow	2.2	19

P

	Μάθημα	Σελίδα
Page	9.1	223
Page Description Language	5.2	121
Page Printer	5.2	121
Page Table Register	9.1	223
Pages Per Minute - Ppm	5.2	121
Paging	9.1	223
Parallel Port	6.2	161
Parent Directory	10.1	243
Parity Bit	5.4	133
.....	2.2	19
Passive Matrix	5.3	127
Path	7.3	187
.....	10.1	243
PCI Bridge	6.1	153
Persistence	5.3	127
Personal Computer - PC	1.1	3
.....	6.1	153
Phase	3.2	51
Phase Modulation	5.6	143
Physical Address Space	9.1	223
Pipeline Architecture	3.5	77
.....	6.1	153
Pipeline Cycles	3.5	77
Pit	5.5	139
Pixel - Picture Element	2.4	35
.....	5.3	127
Plotter	5.2	121
Precedence Graph	7.3	187
Preemptive Algorithm	8.2	209
Preemptive Shortest Job First	8.2	209
Printer	5.2	121
Priority	8.2	209
Process	7.2	181
Process Control Block - PCB	7.2	181
Process State	7.5	195
Processor	3.1	45

Program	3.1	45
Program Counter - PC	1.1	3
.....	3.1	45
Property	10.1	243
Pseudo Instruction	3.3	63
Pulse Code Modulation	2.4	35

Q

	Μάθημα	Σελίδα
Quantization	2.4	35
Queue	7.5	195

R

	Μάθημα	Σελίδα
Random Access Memory - RAM	4.1	89
.....	4.3	99
.....	9.1	223
Rate	2.4	35
Read	3.1	45
.....	4.1	89
Read Only File	10.1	243
Read Only Memory - ROM	4.3	99
.....	6.2	161
.....	9.1	223
Read/Write Head	5.4	133
Ready List	7.5	195
Ready Process	7.5	195
Real Address Space	9.1	223
Real-Time Operation	7.1	175
Reduced Instruction Set Computer - RISC	3.5	77
Reduction Machines	3.5	77
Redundant Array of Inexpensive/Independent Disks	5.4	133
Reference Table	2.3	31
Refresh Rate	5.3	127
Register	3.1	45
Relative Path	10.1	243
Remote Processing	7.1	175
Repeater	5.6	143
Resolution	5.3	127
Response Ratio	8.2	209
Response Time	8.2	209
Root Directory	10.1	243
Round Robin - RR	8.2	209
Rounding	2.1	13
.....	2.2	19
Router	5.6	143
Running Process	7.5	195

S

	Μάθημα	Σελίδα
Sampling	2.4	35
Sampling Frequency	2.4	35
Scheduler	8.1	205

Scheduling Algorithm	8.2	209
Screen	5.3	127
Secondary Memory	4.1	89
.....	9.1	223
Sectors	5.4	133
Seek Time	5.4	133
Segment	9.1	223
Segmentation	9.1	223
Segmented Paging	9.1	223
Semantic Analysis	3.4	71
Semaphore	7.5	195
Serial Port	6.2	161
Server	1.1	3
Shared Resources	7.4	191
Shift	3.1	45
Shift Instruction	3.2	51
Shift Left Instruction	3.2	51
Shift Right Instruction	3.2	51
Short Term Scheduler	8.1	205
Shortest Job First - SJF	8.2	209
Single In-line Memory Module	6.3	165
Slave Device	6.1	153
.....	6.2	161
Small Scale Integration - SSI	1.1	3
Software	1.1	3
.....	7.1	175
Software Interrupt	5.1	115
Stage	3.5	77
Static Allocation	9.1	223
Static Memory	6.3	165
Static Priority	8.2	209
Static RAM	6.3	165
Storage Capacity	4.1	89
Stored Program	1.1	3
STP	5.6	143
Subdirectory	10.1	243
Supercomputer	1.1	3
Superscalar Architecture	3.5	77
Swapping	9.1	223
Symbol Table	3.4	71
Synchronous DRAM	6.3	165
Syntax Analysis	3.4	71
System Administrator	10.1	243
Systems Software	1.1	3
Systolic Arrays	3.5	77

T

	Μάθημα	Σελίδα
Telecommunication Satellite	5.6	143
Terrestrial Microwaves	5.6	143
Thread	7.2	181
Thread Control Block - TCB	7.2	181
Thread of Execution	7.2	181
Throughput	5.1	115
.....	8.2	209
Time Quantum	7.2	181
Time Sharing	7.1	175
Timer	7.1	175

Tokens	3.4	71
Toner	5.2	121
Tracks	5.4	133
Transistor Transistor Logic - TTL	1.1	3
Translator	3.4	71
Transmission Rate	5.4	133
Truncation	2.1	13
Turnaround Time	7.1	175
.....	8.2	209
Twisted-Pair	5.6	143

U

	Μάθημα	Σελίδα
Unconditional Jump Instruction	3.2	51
Uplink	5.6	143
User Interface	7.1	175
UTP	5.6	143

V

	Μάθημα	Σελίδα
Vertex πληθ. Vertices	7.3	187
Vertical Scanning Frequency	5.3	127
Very Large Scale Integration - VLSI	1.1	3
Virtual Address	9.1	223
Virtual Address Space	9.1	223
Virtual Memory	4.2	95
.....	9.1	223

W

	Μάθημα	Σελίδα
Waiting List	7.5	195
Waiting Time	8.2	209
Word	2.2	19
.....	3.1	45
.....	4.1	89
.....	9.1	223
Word Length	2.2	19
Worst Fit	9.2	231
Write	3.1	45
.....	4.1	89
Write Back	4.4	105
Write Once Read Many - WORM	5.5	139
Write Through	4.4	105

A

	Μάθημα	Σελίδα
Αδιέξοδο	7.4	191
Ακεραιότητα Δεδομένων	7.4	191
Ακμή	7.3	187
Ακυκλικός Γράφος	7.3	187
Αλγόριθμος Huffman	2.3	31

Αλγόριθμος LZW	2.3	31
Αλγόριθμος RLE	2.3	31
Αλγόριθμος Εκτίμησης Κίνησης	2.4	35
Αλγόριθμος Κυκλικής Επαναφοράς	8.2	209
Αλγόριθμος Συμπίεσης	2.3	31
Αλγόριθμος Χρονοδρομολόγησης	8.2	209
Άμεση Αναφορά	3.5	77
Αμοιβαίο Μπλοκάρισμα	7.4	191
Αμοιβαίος Αποκλεισμός	7.4	191
Ανάγνωση	3.1	45
.....	4.1	89
Ανάλυση	5.3	127
Ανταλλαγή	9.1	223
Αντίγραφο Ασφαλείας	4.2	95
Αντικατάσταση με Βάση το Χρόνο Παραμονής	4.4	105
Αντικατάσταση με Βάση το Χρόνο Παραμονής	9.2	231
Αντικατάσταση με Βάση το Χρόνο Τελευταίας Προσπέλασης	4.4	105
Αντικατάσταση με Βάση το Χρόνο της Τελευταίας Προσπέλασης	9.2	231
Αποθηκευμένο Πρόγραμμα	1.1	3
Αποκοπή	2.1	13
Αποκωδικοποιητής	3.2	51
Απόλυτη Διαδρομή	10.1	243
Απομονωτής	3.1	45
Αποσυμπίεση	2.3	31
Αποτυχία της Λανθάνουσας Μνήμης	4.4	105
Απροστάτευτα Καλώδια Twisted-Pair	5.6	143
Απωλεστικός Αλγόριθμος	2.3	31
Αριθμητική-Λογική Μονάδα	3.1	45
Αριθμός Διακοπής	6.1	153
Αρχείο	10.1	243
Αρχείο Μόνο για Ανάγνωση	10.1	243
Αρχιτεκτονική Αγωγού	3.5	77
.....	6.1	153
Ατέρμων Βρόχος	3.3	63

B

	Μάθημα	Σελίδα
Βαθμίδα	3.5	77
Βαθμός Χρησιμοποίησης της ΚΜΕ	8.2	209
Βασικό Σύστημα Εισόδου-Εξόδου	6.2	161
Βελτιστοποίηση Κώδικα	3.4	71
Βήμα Κουκίδας	5.3	127
Βραχυχρόνιος Χρονοδρομολογητής	8.1	205

Γ

	Μάθημα	Σελίδα
Γέφυρα	5.6	143
Γέφυρα PCI	6.1	153
Γήρανση	8.2	209
Γλώσσα Postscript	5.2	121
Γλώσσα Printer Control Language - PCL	5.2	121
Γλώσσα Μηχανής	3.3	63
Γλώσσα Περιγραφής Σελίδας	5.2	121
Γλώσσα Προγραμματισμού Υψηλού Επιπέδου	3.4	71
Γραμμές Ανά Δευτερόλεπτο	5.2	121

Γραμμές Δεδομένων	4.1	89
.....	5.1	115
Γραμμές Διεύθυνσης	4.1	89
Γραμμές Ελέγχου	5.1	115
Γραμμή	4.4	105
Γραφίτης	5.2	121
Γράφος Προβαδίσματος	7.3	187



	Μάθημα	Σελίδα
Δεδομένα Εισόδου	3.1	45
Δεδομένα Εξόδου	3.1	45
Δειγματοληψία	2.4	35
Δεκαδικό Σύστημα	2.1	13
Δεκαεξαδικό Σύστημα	2.1	13
Δευτερεύουσα Μνήμη	4.1	89
.....	9.1	223
Δευτερεύουσα Συσσκευή	6.1	153
.....	6.2	161
Δεύτερο Επίπεδο Λανθάνουσας Μνήμης	4.4	105
Διαδρομή ή Μονοπάτι	10.1	243
Διάδρομος	5.1	115
.....	6.1	153
Διάδρομος IDE	5.1	115
Διάδρομος PCI	5.1	115
Διάδρομος PCMCIA	5.1	115
Διάδρομος SCSI	5.1	115
Διάδρομος Εισόδου-Εξόδου	5.1	115
Διάδρομος Μνήμης-Επεξεργαστή	5.1	115
Διακοπή	5.1	115
Διακοπή Λογισμικού	5.1	115
Διακοπή Υλικού	5.1	115
Διακοπτή Εξυπηρέτηση με Βάση τη Διάρκεια	8.2	209
Διακοπτός Αλγόριθμος	8.2	209
Διαμεταγωγή	5.1	115
Διαμόρφωση Κατά Πλάτος	5.6	143
Διαμόρφωση Κατά Συχνότητα	5.6	143
Διαμόρφωση Κατά Φάση	5.6	143
Διαμόρφωση-Αποδιαμόρφωση	5.6	143
Διάνυσμα Διακοπής	5.1	115
Διαστάσεις	4.3	99
Διαφορική Παλμοκωδική Κωδικοποίηση	2.4	35
Διαφύλλωση κ-Δρόμων	4.3	99
Διαφύλλωση Μνήμης	4.3	99
Διαχειριστής Συστήματος	10.1	243
Διεγγραφή	4.4	105
Διεπαφή Χρήστη	7.1	175
Διεπαφή Χρήστη Με Χρήση Γραφικών	7.1	175
Διεργασία	7.2	181
Διεργασία Προσανατολισμένη σε Ε/Ε	8.1	205
Διεργασία Προσανατολισμένη στην ΚΜΕ	8.1	205
Διερμηνέας	3.4	71
Διερμηνέας Εντολών	7.1	175
Διεύθυνση	3.1	45
Δικαιοσύνη	7.4	191
Δικαιώματα Προσπέλασης	10.1	243
Δίκτυο Κορμού	5.6	143
Διπλό Συνεστραμμένο Καλώδιο	5.6	143

Δίσκος DVD	6.1	153
Δρομολογητής	5.6	143
Διαδικό Σύστημα	2.1	13
Διαδικό Ψηφίο	2.1	13
Δυναμική Κατανομή	9.1	223
Δυναμική Μνήμη	6.3	165
Δυναμική Προτεραιότητα	8.2	209

Ε

	Μάθημα	Σελίδα
Εγγραφή	3.1	45
.....	4.1	89
Εγγράψιμο CD	5.5	139
Εικόνα	2.4	35
Εικονική Διεύθυνση	9.1	223
Εικονική Μνήμη	4.2	95
.....	9.1	223
Εικονοστοιχείο	2.4	35
.....	5.3	127
Είσοδος/Εξόδος Δεδομένων - Ε/Ε	8.1	205
Εκθέτης	2.2	19
Εκθετική Μορφή	2.2	19
Έκρηξη Ε/Ε	8.1	205
Έκρηξη ΚΜΕ	8.1	205
Εκτυπωτής	5.2	121
Εκτυπωτής Laser	5.2	121
Εκτυπωτής Ακίδας	5.2	121
Εκτυπωτής Γραμμής	5.2	121
Εκτυπωτής Μαργαρίτας	5.2	121
Εκτυπωτής Σελίδας	5.2	121
Εκτυπωτής Ψεκασμού Μελάνης	5.2	121
Ελαφρή διεργασία	7.2	181
Έμμεση Αναφορά	3.5	77
Ενδιάμεση Γλώσσα	3.4	71
Ενότητα	4.1	89
.....	5.4	133
.....	9.1	223
Εντολή Αλματος	3.2	51
Εντολή Αλματος Υπό Συνθήκη Αρνητικού Περιεχομένου Του Συσσωρευτή	3.2	51
Εντολή Αλματος Χωρίς Συνθήκη	3.2	51
Εντολή Αναφοράς Στη Μνήμη	3.2	51
Εντολή Ε/Ε	3.2	51
Εντολή Εισόδου	3.2	51
Εντολή Εξόδου	3.2	51
Εντολή Ολίσθησης	3.2	51
Εντολή Ολίσθησης Προς Τα Αριστερά	3.2	51
Εντολή Ολίσθησης Προς Τα Δεξιά	3.2	51
Εξυπηρέτηση με Βάση τη Διάρκεια	8.2	209
Εξυπηρέτηση με Βάση τη Σειρά Άφιξης	8.2	209
Εξυπηρέτηση με Βάση το Λόγο Απόκρισης	8.2	209
Εξυπηρετητής	1.1	3
Επαναλήπτης	5.6	143
Επανεγγραφή	4.4	105
Επανεγγράψιμο CD	5.5	139
Επεξεργαστής	3.1	45
Επίγεια Μικροκύματα	5.6	143
Επιλογή Ψηφίδας	4.3	99
Επίπεδο	7.1	175

Επίπεδος Διάδρομος	5.1	115
Εσοχή	5.5	139
Εσωτερικός Κατακερματισμός	9.1	223
Έτοιμη Διεργασία	7.5	195
Εύκαμπτη Δισκέτα	5.4	133
Εύρος Διαδρόμου	5.1	115
Εφεδρικό Αντίγραφο	6.1	153

H

	Μάθημα	Σελίδα
Ηλεκτροστατικός Σχεδιογράφος	5.2	121

Θ

	Μάθημα	Σελίδα
Θέση Μνήμης	3.1	45

I

	Μάθημα	Σελίδα
Ιεραρχία Μνήμης	4.2	95

K

	Μάθημα	Σελίδα
Κάθοδος	5.3	127
Καθρεπτισμός Των Δίσκων	5.4	133
Κανονική Μορφή	2.2	19
Καρέ	2.4	35
Κατακόρυφη Συχνότητα	5.3	127
Κατάλογος ή Ευρετήριο	10.1	243
Κατάλογος-Πατέρας	10.1	243
Κατάλογος-Ρίζα	10.1	243
Καταμερισμός Χρόνου	7.1	175
Κατάσταση Διεργασίας	7.5	195
Κατατημένη Σελιδοποίηση	9.1	223
Κατάτμηση	9.1	223
Καταχωρητής	3.1	45
Καταχωρητής Δεδομένων Εξόδου	4.3	99
Καταχωρητής Δεδομένων Της Μνήμης	3.1	45
Καταχωρητής Διευθύνσεων Της Μνήμης	3.1	45
Καταχωρητής Εντολών	3.1	45
Καταχωρητής Μικροεντολών	3.5	77
Καταχωρητής Πίνακα Σελίδων	9.1	223
Κατευθυνόμενη Ακμή	7.3	187
Κατευθυνόμενος Γράφος	7.3	187
Κβαντισμός	2.4	35
Κβάντο Χρόνου	7.2	181
Κεντρική Μνήμη	9.1	223
Κεντρική Μονάδα Επεξεργασίας - ΚΜΕ	3.1	45
.....	7.1	175
Κεφαλή Ανάγνωσης/Εγγραφής	5.4	133
Κοιλότητα	5.5	139
Κόμβος	7.3	187

Κουκίδα	5.2	121
Κρίσιμο Τμήμα	7.4	191
Κύκλοι Αγωγού	3.5	77
Κύκλος	3.2	51
Κύκλος Ανάκλησης	3.2	51
Κύκλος Εκτέλεσης	3.2	51
Κυκλώματα MOS με Συμπληρωματικά Στοιχεία	1.1	3
Κυκλώματα Μεγάλης Κλίμακας Ολοκλήρωσης	1.1	3
Κυκλώματα Μέσης Κλίμακας Ολοκλήρωσης	1.1	3
Κυκλώματα Μικρής Κλίμακας Ολοκλήρωσης	1.1	3
Κυκλώματα Πολύ Μεγάλης Κλίμακας Ολοκλήρωσης	1.1	3
Κυκλώματα Συνδεδεμένου Εκπομπού	1.1	3
Κυκλώματα Τρανζίστορ - Τρανζίστορ	1.1	3
Κυκλώματα Τύπου DIMM	6.3	165
Κυκλώματα Τύπου SIMM	6.3	165
Κύλινδρος	5.4	133
Κύρια Μνήμη	4.1	89
.....	6.3	165
.....	9.1	223
Κύρια Συσκευή	6.1	153
.....	6.2	161
Κυτταρικές Διατάξεις	3.5	77
Κώδικας Εντολής	3.2	51
Κωδικοποίηση BMP	2.4	35
Κωδικοποίηση GIF	2.4	35
Κωδικοποίηση JPEG	2.4	35
Κωδικοποίηση MPEG	2.4	35

Λ

	Μάθημα	Σελίδα
Λανθάνουσα Μνήμη	4.2	95
.....	4.4	105
.....	6.3	165
Λανθάνουσα Μνήμη «Επιπέδου 1»	6.3	165
Λανθάνουσα Μνήμη «Επιπέδου 2»	6.3	165
Λειτουργία Ρ	7.5	195
Λειτουργία V	7.5	195
Λειτουργία Πραγματικού Χρόνου	7.1	175
Λειτουργικό Σύστημα	7.1	175
Λεκτική Ανάλυση	3.4	71
Λέξη	2.2	19
.....	3.1	45
.....	4.1	89
.....	9.1	223
Λιγότερο Σημαντικό Ψηφίο	2.1	13
Λίστα Αναμονής	7.5	195
Λίστα Έτοιμων Διεργασιών	7.5	195
Λογικό Αθροισμα	3.1	45
Λογικό Γινόμενο	3.1	45
Λογικό Κύκλωμα	1.1	3
Λογισμικό	1.1	3
.....	7.1	175
Λογισμικό Εφαρμογών	1.1	3
Λογισμικό Συστήματος	1.1	3
Λόγος Απόκρισης	8.2	209
Λόγος Επιτυχίας	4.4	105

M

	Μάθημα	Σελίδα
Μαγνητική Ταινία	5.4	133
.....	6.1	153
Μαγνητικός Δίσκος	5.4	133
Μακροχρόνιος Χρονοδρομολογητής	8.1	205
Μάσκα	5.3	127
Μεγάλος Υπολογιστής	1.1	3
Μεσοχρόνιος Χρονοδρομολογητής	8.1	205
Μεταγλωττιστής	3.4	71
Μεταγωγή Περιβάλλοντος	7.2	181
Μεταφραστής	3.4	71
Μετρητής Μικροπρογράμματος	3.5	77
Μετρητής Προγράμματος	1.1	3
Μετρητής Προγράμματος ή Μετρητής Εντολών	3.1	45
Μη Απωλεστικός Αλγόριθμος	2.3	31
Μη Διακοπτός Αλγόριθμος	8.2	209
Μήκος Λέξης	2.2	19
Μητρική Κάρτα	6.2	161
Μηχανές Αναγωγής	3.5	77
Μηχανές Ροής Δεδομένων	3.5	77
Μικροδιακόπτης	6.1	153
Μικροεντολή	3.5	77
Μικροκύματα	5.6	143
Μικρολειτουργία	1.1	3
.....	3.5	77
Μικροπρόγραμμα	3.5	77
Μικροπρογραμματιζόμενη Αρχιτεκτονική	3.5	77
Μικροϋπολογιστής	1.1	3
Μίνι-υπολογιστής	1.1	3
Μνήμες DRAM	6.3	165
Μνήμες EDO	6.3	165
Μνήμες SDRAM	6.3	165
Μνήμες SRAM	6.3	165
Μνήμη ROM	9.1	223
Μνήμη Άμεσης Προσπέλασης	4.1	89
Μνήμη Ελέγχου	3.5	77
Μνήμη Μόνο Ανάγνωσης	4.3	99
.....	6.2	161
Μνήμη Τυχαίας Προσπέλασης	4.3	99
.....	9.1	223
Μοιραζόμενοι Πόροι	7.4	191
Μονάδα Απευθείας Προσπέλασης Μνήμης	5.1	115
Μονάδα Εισόδου-Εξόδου	3.1	45
Μονάδα Ελέγχου	3.1	45
Μονάδα Μνήμης	3.1	45
Μονάδα Πράξεων με Αριθμούς Κινητής Υποδιαστολής	6.1	153
Μονάδες Δίσκων RAID	5.4	133
Μονάδες Εφεδρείας	5.4	133
Μονάδες Προγράμματος	3.4	71
Μονοπάτι	7.3	187
Μουσικά CD	5.5	139
Μπλοκαρισμένη Διεργασία	7.5	195

N

	Μάθημα	Σελίδα
Νήμα	7.2	181
Νήμα Εκτέλεσης	7.2	181

O

	Μάθημα	Σελίδα
Οδηγός CD-ROM	6.1	153
Οδηγός Δισκέτας	6.1	153
Οδηγός Συσκευής	7.1	175
Οθόνη.....	5.3	127
Οθόνη Αερίου-Πλάσματος	5.3	127
Οθόνη Ενεργής Μήτρας	5.3	127
Οθόνη Παθητικής Μήτρας	5.3	127
Οθόνη Καθοδικού Σωλήνα	5.3	127
Οθόνη Υγρών Κρυστάλλων	5.3	127
Οκταδικό Σύστημα	2.1	13
Ολίσθηση	3.1	45
Ολοκληρωμένο Κύκλωμα	1.1	3
Ομαδική Επεξεργασία	7.1	175
Ομοαξονικό Καλώδιο	5.6	143
Όνομα Αρχείου	10.1	243
Οπτική Ίνα	5.6	143
Οπτικοί Δίσκοι	5.5	139
Οριζόντια Συχνότητα Σάρωσης	5.3	127
Ουρά	7.5	195

Π

	Μάθημα	Σελίδα
Παλμοκωδική Κωδικοποίηση	2.4	35
Παραγωγή Κώδικα	3.4	71
Παράλληλη Θύρα	5.6	143
.....	6.2	161
Παράσταση Κινητής Υποδιαστολής	2.2	19
Παράσταση Σταθερής Υποδιαστολής	2.2	19
Περισσότερο Σημαντικό Ψηφίο	2.1	13
Περιφερειακή Μνήμη	9.1	223
Πίνακας Αναφορών	2.3	31
Πίνακας Συμβόλων	3.4	71
Πλαίσιο	2.4	35
Πλεκτή Σάρωση	5.3	127
Πολυεπεξεργαστές	3.5	77
Πολυπρογραμματισμός	7.1	175
Πολυυπολογιστές	3.5	77
Πρόγραμμα	3.1	45
Πρόγραμμα Εφαρμογής	7.1	175
Προέκταση Ονόματος	10.1	243
Προσαρμοστική - Διαφορική Παλμοκωδική Κωδικοποίηση	2.4	35
Προσπέλαση Μνήμης	9.1	223
Προστατευμένα Καλώδια Twisted-Pair	5.6	143
Προσωπικός Υπολογιστής	1.1	3
.....	6.1	153
Προτεραιότητα	8.2	209

Πρώτο Επίπεδο Λανθάνουσας Μνήμης	4.4	105
Πρωτόκολλο Επικοινωνίας	5.6	143
Πρωτόκολλο Επικοινωνίας Διαδρόμου	5.1	115
Πύλη	1.1	3

P

	Μάθημα	Σελίδα
Ρουτίνα Εξυπηρέτησης Διακοπής	5.1	115
Ρυθμαπόδοση	8.2	209
Ρυθμίσεις του BIOS	6.2	161
Ρυθμός	2.4	35

Σ

	Μάθημα	Σελίδα
Σειριακή Θύρα	6.2	161
Σελίδα	9.1	223
Σελίδες Ανά Λεπτό	5.2	121
Σελιδοποίηση	9.1	223
Σελιδοποίηση με Αίτηση	9.2	231
Σελιδοποίηση με Πρόβλεψη	9.2	231
Σήμα Διακοπής	7.1	175
Σημασιολογική Ανάλυση	3.4	71
Σηματοφορέας	7.5	195
Σκληρός Δίσκος	5.4	133
.....	6.1	153
Στατική Κατανομή	9.1	223
Στατική Μνήμη	6.3	165
Στατική Προτεραιότητα	8.2	209
Στρατηγική του Καλύτερου Ταιριάσματος	9.2	231
Στρατηγική του Πρώτου Ταιριάσματος	9.2	231
Στρατηγική του Χειρότερου Ταιριάσματος	9.2	231
Στρογγυλοποίηση	2.1	13
.....	2.2	19
Συμβολική Γλώσσα	3.3	63
Συμβολομεταφραστής	3.3	63
.....	3.4	71
Συμπύεση	2.3	31
Σύνολο Ελέγχου Διεργασίας - ΣΕΔ	7.2	181
Σύνολο Ελέγχου Νήματος - ΣΕΝ	7.2	181
Σύνολο Χαρακτήρων	2.2	19
Συντακτική Ανάλυση	3.4	71
Συντελεστής	2.2	19
Συσσωρευτής	3.1	45
Σύστημα Αρχείων	10.1	243
Συστοιχία	5.4	133
Συστολικές Διατάξεις	3.5	77
Συχνότητα Ανανέωσης Πλαισίου	5.3	127
Συχνότητα Δειγματοληψίας	2.4	35
Σχεδιογράφος	5.2	121
Σχεδιογράφος Μελάνης	5.2	121
Σχετική Διαδρομή	10.1	243

Τ

	Μάθημα	Σελίδα
Τάξη	2.1	13
Ταυτόχρονο Πρόγραμμα	7.2	181
Ταχύτητα Διαδρόμου	5.1	115
Ταχύτητα Εκτύπωσης	5.2	121
Ταχύτητα Μετάδοσης	5.4	133
Τηλεπεξεργασία	7.1	175
Τηλεπικοινωνιακός Δορυφόρος	5.6	143
Τμήμα	9.1	223
Τμήμα Διευθύνσεως	3.2	51
Τμήμα Ελέγχου Αρχείου - TEA	10.1	243
Τομείς	5.4	133
Τοπικός Διάδρομος	6.1	153
Τοπικότητα Αναφοράς	4.2	95
Τρεμόσβησμα	5.3	127
Τρέχουσα Διεργασία	7.5	195
Τροχιές	5.4	133
Τύμπανο	5.2	121

Υ

	Μάθημα	Σελίδα
Υλικό	1.1	3
.....	7.1	175
Υλικολογισμικό	3.5	77
Υπερβαθμωτή Αρχιτεκτονική	3.5	77
Υπερυπολογιστής	1.1	3
Υπερχείλιση	2.2	19
Υποδοχή Επέκτασης	6.2	161
Υποκατάλογος	10.1	243
Υπολογιστής Μεγάλου Μήκους Λέξης	3.5	77
Υπολογιστής Μειωμένου Ρεπερτορίου Εντολών	3.5	77
Υπολογιστής Σύνθετου Ρεπερτορίου Εντολών	3.5	77
Υπολογιστής Τύπου Von Neumann	1.1	3
Υπολογιστικό Σύστημα	1.1	3

Φ

	Μάθημα	Σελίδα
Φάση	3.2	51
Φάση Ανάκλησης	3.2	51
Φάση Εκτέλεσης	3.2	51
Φωτεινότητα	5.3	127

Χ

	Μάθημα	Σελίδα
Χαρακτήρας	2.2	19
Χαρακτήρες Ανά Δευτερόλεπτο	5.2	121
Χαρακτηριστικό	10.1	243
Χάρτης Διευθύνσεων	4.3	99
Χρονιστής	7.1	175
Χρονοδρομολόγηση ΚΜΕ	8.1	205

Χρονοδρομολογητής	8.1	205
Χρονοδρομολογητής Εργασιών	8.1	205
Χρονοδρομολογητής ΚΜΕ	8.1	205
Χρόνος Αδράνειας	5.1	115
Χρόνος Αναζήτησης	5.4	133
Χρόνος Ανακύκλωσης	7.1	175
.....	8.2	209
Χρόνος Αναλαμπής	5.3	127
Χρόνος Αναμονής	8.2	209
Χρόνος Απόκρισης	8.2	209
Χρόνος Προσπέλασης	4.1	89
.....	6.3	165
Χωρητικότητα	4.1	89
.....	5.4	133
Χώρος Απολύτων Διευθύνσεων	9.1	223
Χώρος Διευθύνσεων	4.1	89
Χώρος Εικονικών Διευθύνσεων	9.1	223
Χώρος Πραγματικών Διευθύνσεων	9.1	223
Χώρος Φυσικών Διευθύνσεων	9.1	223

Ψ

	Μάθημα	Σελίδα
Ψευδοεντολή	3.3	63
Ψηφίδα	1.1	3
Ψύκτρα	6.2	161